

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 6 月 23 日 (23.06.2005)

PCT

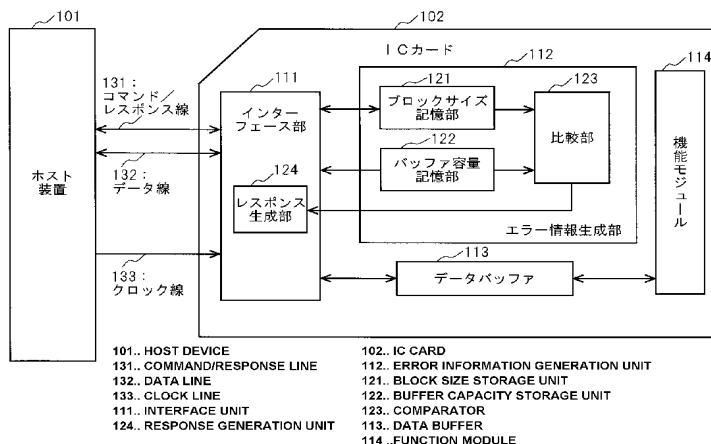
(10) 国際公開番号
WO 2005/057400 A1

- (51) 国際特許分類: G06F 3/06, 13/38, G06K 17/00, 19/00 (72) 発明者; および
(21) 国際出願番号: PCT/JP2004/017724 (75) 発明者/出願人(米国についてのみ): 中村 清治 (NAKA-MURA, Seiji). 足立 達也 (ADACHI, Tatsuya). 岩田 和也 (IWATA, Kazuya). 加藤 勇雄 (KATO, Isao).
(22) 国際出願日: 2004 年 11 月 29 日 (29.11.2004) (74) 代理人: 東島 隆治 (HIGASHIMA, Takaharu); 〒5300001 大阪府大阪市北区梅田 3 丁目 2-1 4 大弘ビル ヒガシマ特許事務所 Osaka (JP).
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語
(30) 優先権データ: (81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, 特願2003-410840 2003 年 12 月 9 日 (09.12.2003) JP
(71) 出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP).

[続葉有]

(54) Title: ELECTRONIC DEVICE, CONTROL METHOD THEREOF, HOST DEVICE, AND CONTROL METHOD THEREOF

(54) 発明の名称: 電子装置、その制御方法、ホスト装置及びその制御方法



(57) Abstract: There is provided an electronic device for transmitting error information on block size setting to a host device without complicating design of the host device. A control method of the electronic device is also disclosed. The electronic device includes: an interface unit for transmitting/receiving a command, a response, and data to/from the host device and performing multi-block transfer if the data has length greater than a predetermined value; a data buffer; and a storage unit for storing the block size information. The interface unit receives the block size setting command transmitted from the host device. When the block size data is greater than the data buffer capacity, the interface unit transmits a response containing error information indicating that the block size cannot be accepted at a moment which is in a predetermined relationship with the block size setting command.

(57) 要約: ホスト装置の設計を複雑にすることなく、ブロックサイズの設定に関するエラー情報をホスト装置に送信する電子装置及びその制御方法を提供する。本発明の電子装置は、ホスト装置との間でコマンド、レスポンス、データを送受信し、データが所定以上の長さを有する場合はマルチブロック転送を行うインターフェース部と、データバッファと、ブロックサイズの情報を記憶する記憶部と、を有し、

[続葉有]



WO 2005/057400 A1



SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, YU, ZA, ZM, ZW.

(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE,
SN, TD, TG).

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

インターフェース部は、ホスト装置の送信したブロックサイズ設定コマンドを受信し、そのブロックサイズがデータバッファの容量よりも大きい場合にブロックサイズ設定コマンドと所定の関係にある1つの時点でそのブロックサイズに応じることが出来ないというエラー情報を含むレスポンスを送信する。

明 細 書

電子装置、その制御方法、ホスト装置及びその制御方法

技術分野

[0001] 本発明は、電子装置、その制御方法、ホスト装置及びその制御方法に関する。

背景技術

[0002] 近年、不揮発性メモリと他の機能とを搭載したICカード(電子装置に含まれる。)が開発され、市場に普及してきた。例えば、フラッシュメモリと無線通信機能とを搭載したICカードをPDA(Personal Digital Assistants、ホスト装置)に装着し、ICカードが受信した映像データ及び音声データをPDAに転送し、PDAのディスプレイ及びスピーカから映像データ及び音声データを出力する、という技術が実現されつつある。

また従来から、PDA等のホスト装置がICカードにデータを転送し、ICカードのフラッシュメモリに記憶する機能が実用化されている。

[0003] 一般に、ホスト装置とICカードとの間で行われるデータ転送は、ホスト装置をマスターとするマスター／スレーブ方式の通信で行われる。ホスト装置がコマンドをICカードに送信し、それに対してICカードがレスポンスをホスト装置に返す。コマンド及びレスポンスを送受信した後、必要に応じて更にデータ転送を行うことが出来るホスト装置及びICカードがある。ホスト装置は、データ転送のタイミング及び転送するデータのサイズを決定し、それに従ってICカードはデータを受信又は送信する。

[0004] ホスト装置とICカードとの間でのデータ転送の一つにマルチブロック転送と呼ばれる方法がある。マルチブロック転送とは、データが所定以上の長さを有する場合(典型的には所定のブロックサイズ以上の長さを有する場合)、(1)そのデータを所定のブロックサイズの複数のデータブロックに分割し、(2)その後複数のデータブロックを断続的に転送する方法である。

[0005] ホスト装置は、1データブロックのブロックサイズを決定し、データ転送を開始する前にICカードにブロックサイズの情報を送信する。具体的には、ホスト装置は、1バイトのブロックサイズの設定データを含むコマンド(「第1のブロックサイズ設定コマンド」と呼ぶ。)をICカードに送信し、ICカードは、受信したブロックサイズのデータをICカー

ド内のレジスタに設定する。

- [0006] 通常、ホスト装置はICカードからICカードの送受信のデータバッファの容量を読み出して、ブロックサイズをその容量以下の大きさに設定する。

ところが、汎用のICカードは様々なホスト装置に装着可能である。ホスト装置は汎用の種々のICカード(いずれのICカードも同一の規格に従う。)を装着可能である。それ故に、ホスト装置によっては、ICカードのデータバッファの容量を読み出すことなく又は間違った値を読み出して、ICカードのデータバッファの容量よりも大きいブロックサイズを設定してしまう場合がある。

- [0007] ホスト装置からICカードに、データバッファの容量よりも大きいサイズのデータブロックが送られてきた場合、ICカードのデータバッファはオーバーフローを起こす。又、ホスト装置がICカードに、データバッファの容量よりも大きいサイズのデータブロックを送信することを要求した場合、ICカードはそのデータブロックを送信することが出来ない。そのためICカードは、データバッファの容量より大きいブロックサイズの設定コマンドを受信した場合、エラー情報をホスト装置に送信する必要がある。

ホスト装置は、ブロックサイズの設定コマンドに対するレスポンスとしてエラー情報を受信した場合、データバッファの容量以下の大きさのブロックサイズの設定コマンドを新たに送信する必要がある。

- [0008] ICカードは、ブロックサイズの設定データを含む第1のブロックサイズ設定コマンドを受信する。ブロックサイズの設定データがバッファ容量より大きい場合には、ICカードは第1のブロックサイズ設定コマンドに対するレスポンスにエラー情報を含めてホスト装置に送信する。これにより、ICカードのデータバッファがブロックサイズの送受信時にオーバーフローすることを未然に防ぐ。

- [0009] ホスト装置からICカードにデータを送信する場合(ホスト装置がICカードにデータ書き込み指令を送信した場合)について説明する。ホスト装置は、まず転送するデータを所定のブロックサイズで分割して複数のデータブロックを生成する。次にホスト装置は、ICカードに複数のデータブロックを順に送信する。

- [0010] ICカードからホスト装置にデータを送信する場合(ホスト装置がICカードにデータ読み出し指令を送信した場合)について説明する。ICカードは、まず転送するデータを

ホスト装置が設定したブロックサイズで分割して複数のデータブロックを生成する。次にICカードは、ホスト装置に複数のデータブロックを順に送信する。

マルチブロック転送は、複数のデータブロックを断続的に送るため、大量のデータを高速で転送するのに効果的である。

- [0011] 特開平11-298450号公報に、シリアルデータ転送時にオーバーフローが発生した場合にエラー信号をホスト装置に送信する従来例のICカードが開示されている。従来例のICカードは、内蔵するCPUを介さずにホスト装置にエラー信号を送信する。従来例のICカードは、内蔵する受信データバッファがオーバーフローが発生した場合に、ホスト装置にエラー情報を送信する。

- [0012] 特許文献1:特開平11-298450号公報

発明の開示

発明が解決しようとする課題

- [0013] 従来、マルチブロック転送におけるブロックサイズの設定は、ブロックサイズの設定データを含む第1のブロックサイズ設定コマンドでのみ行われていた。第1のブロックサイズ設定コマンドが含むことができるブロックサイズ設定データは、プロトコルにより例えば1バイトと決められている。
- [0014] ICカードのメモリ容量が増大し、ICカードとホスト装置との間で大量のデータが転送されるようになってくると、ブロックサイズの設定データは1バイトでは不足するようになる。しかし、コマンドの中に1バイトのデータ領域のみを割り当てた第1のブロックサイズ設定コマンドを用いて、ホスト装置がICカードに2バイトのブロックサイズのデータを送信することは出来ない。
- [0015] そこで、従来の第1のブロックサイズ設定コマンドに加えて、ホスト装置が2バイト以上のブロックサイズのデータをICカードに送信可能なコマンド(「第2のブロックサイズ設定コマンド」と呼ぶ。)を用いることが提案されている。
- [0016] 第2のブロックサイズ設定コマンドは、コマンドの中にブロックサイズの設定データを有しない。第2のブロックサイズ設定コマンドは、(1)ホスト装置がブロックサイズの設定データを送信するというコマンドを送信し、(2)ICカードからのレスポンスを受信し、(3)その後に、ブロックサイズの設定データを送信する、というプロトコルで送信される

。

- [0017] ホスト装置とICカードとはコマンドーレスポンスーデータという順でやり取りする。そのため、ICカードはブロックサイズの設定データがデータバッファ容量より大きい場合に、設定データが大きすぎるというエラー情報をレスポンスに含めることができない。
- [0018] 第2のブロックサイズ設定コマンドを用いた場合、ICカードはブロックサイズの設定データがそのデータバッファ容量より大きい場合に、ホスト装置にエラー情報をレスポンスとして送ることが出来ないという問題があった。
- [0019] ブロックサイズを設定するのに第1のブロックサイズ設定コマンドと第2のブロックサイズ設定コマンドの両方を使用可能にすると、使用するコマンドによって、ブロックサイズの設定に関するエラー情報がICカードからホスト装置に返ってくる場合と返ってこない場合とが発生する。このため、ホスト装置の設計が複雑になるという問題があった。
- [0020] そこで、データを送るタイミングをレスポンスの前にして、コマンドーデーターレスポンスという順にすることも考えられる。このプロトコルに従ってホスト装置がICカードにブロックサイズ設定コマンドを送信した場合、ICカードはレスポンスを返す前にブロックサイズの設定データを受信する。それ故に、ブロックサイズが大き過ぎる場合はエラー情報をレスポンスとして返すことができる。
- しかし、このプロトコルに従ったデータ転送において、例えばコマンドにエラーがあった場合（例えばコマンドが、ICカードが処理できないようなデータをホスト装置から送信するコマンドである場合）、ICカードはすぐにエラー情報をレスポンスとして返せない。そのため、無駄に多量のデータが転送されてしまうという問題があった。
- [0021] 特許文献1に記載の従来例のICカードは、データを受信して、受信データバッファがオーバーフローが発生した時に、エラー信号をホスト装置に送信する。そのため、ホスト装置からのデータの送信が無駄になってしまう。ホスト装置は、ICカードが受信できなかったデータを再送しなければならない。ICカードがデータの転送前にオーバーフローを起こすというエラー情報をホスト装置に送信することができれば、上記の無駄なデータの転送（ICカードが受信できないデータ転送）の問題を未然に防ぐことができる。

[0022] 本発明は、上記従来の問題点を解決しようとするもので、ホスト装置と電子装置（例えばICカード）とがコマンド―レスポンスデータを順に送信するというプロトコルに従って、ホスト装置がブロックサイズの設定データを送信した場合にも、電子装置がそのブロックサイズの設定データを受け入れられない場合に、ホスト装置にエラー情報を送信する電子装置、その制御方法、それに対応するホスト装置及びその制御方法を提供することを目的とする。

本発明は、ブロックサイズの設定コマンドの種類に関わらず、ブロックサイズの設定に関するエラー情報を所定のタイミングでホスト装置に送る電子装置、その制御方法、それに対応するホスト装置及びその制御方法を提供することを目的とする。

本発明は、ホスト装置の設計を複雑にすることなく、ブロックサイズの設定に関するエラー情報をホスト装置に送る電子装置、その制御方法、ホスト装置及びその制御方法を提供することを目的とする。

本発明は、電子装置の送受信用のデータバッファのオーバーフローを未然に防ぐ電子装置、その制御方法、ホスト装置及びその制御方法を提供することを目的とする。

本発明は、汎用のホスト装置と汎用の電子装置とを互換性をもって組み合わせ可能な電子装置、その制御方法、ホスト装置及びその制御方法を提供することを目的とする。

課題を解決するための手段

[0023] 上記課題を解決するため、本発明は下記の構成を有する。

本発明の1つの観点による電子装置は、ホスト装置からのコマンドを受信し前記ホスト装置へレスポンスを送信するコマンド／レスポンス線と、前記ホスト装置との間で前記コマンド／レスポンス線を通じてコマンド及びレスポンスを送受信した後必要に応じてコマンドに応じたデータを送受信するデータ線とに接続され、前記データが所定以上の長さを有する場合はそのデータを前記ホスト装置から指定されたブロックサイズのデータブロックに分割して送受信するインターフェース部、前記データを格納するデータバッファ、前記インターフェース部が、前記ホスト装置からデータブロックのブロックサイズを指定するコマンドを受信した場合、そのブロックサイズの情報を記憶する

記憶部、を有し、前記インターフェース部は、前記ホスト装置から前記データブロックのブロックサイズの情報を含むデータを前記データ線で送信するというコマンド(以下、「ブロックサイズ設定コマンド」と呼ぶ。)を受信し、そのブロックサイズが前記データバッファの容量よりも大きい場合前記ブロックサイズ設定コマンドと所定の関係にある1つの時点でそのブロックサイズに応じることが出来ないというエラー情報を含むレスポンスを送信する。

[0024] 本発明の1つの観点による電子装置の制御方法は、ホスト装置から所定以上の長さを有するデータを複数のデータブロックに分割して送受信する場合における、各データブロックのブロックサイズの情報を含むデータをデータ線で送信するというブロックサイズ設定コマンドをコマンド／レスポンス線を通じて受信し、前記コマンド／レスポンス線を通じてそれに対するレスポンスを送信し、その後そのデータを受信する受信ステップと、前記ブロックサイズが内蔵するデータバッファの容量よりも大きいかな否かを判断する判断ステップと、前記ブロックサイズ設定コマンドと所定の関係にある1つの時点で前記ブロックサイズに応じることが出来ないというエラー情報を含むレスポンスを送信するエラー情報送信ステップと、を有する。

[0025] ここで、ブロックサイズ設定コマンドとは、実施の形態の「第2のブロックサイズ設定コマンド」である。

これらの発明は、ホスト装置と電子装置(例えばICカード)とがコマンドーレスポンスーデータを順に送信するというプロトコルに従って、ホスト装置がブロックサイズの設定データを送信した場合にも、電子装置がそのブロックサイズの設定データを受け入れられない場合に、ホスト装置にエラー情報を送信する電子装置及びその制御方法を実現できるという作用を有する。

これらの発明は、ホスト装置の設計を複雑にすることなく、ブロックサイズの設定に関するエラー情報を所定のタイミングでホスト装置に送る電子装置及びその制御方法を実現する。

[0026] 本発明の他の観点による上記の電子装置において、前記所定の関係にある1つの時点が前記ホスト装置から所定以上の長さを有するデータを分割して生成した前記ブロックサイズのデータブロックを実際に送信し又は受信するというコマンドを受信し

た時点であって、前記コマンドのレスポンスに前記エラー情報を含めて送信し且つ前記ホスト装置から分割されたデータブロックが送信された場合にはそれを受け付けない。

- [0027] 本発明の他の観点による上記の電子装置の制御方法において、前記所定の関係にある1つの時点が前記ホスト装置から所定以上の長さを有するデータを分割して生成した前記ブロックサイズのデータブロックを実際に送信し又は受信するというコマンドを受信した時点であって、前記コマンドのレスポンスに前記エラー情報を含めて送信し且つ前記ホスト装置から分割されたデータブロックが送信された場合にはそれを受け付けない。
- [0028] これらの発明により、ホスト装置は「データブロックを実際に送信し又は受信するというコマンド」に対するレスポンスを受け取って、ブロックサイズの設定に関するエラー情報を確認できる。これにより、ホスト装置の設計を複雑にすることなく、ホスト装置は電子装置からエラー情報を受け取ることができる。
- [0029] 本発明の別の観点による上記の電子装置において、前記所定の関係にある1つの時点が前記ブロックサイズ設定コマンドの次に前記ホスト装置から送信されたコマンドを受信した時点であって、前記コマンドに対応するレスポンスに前記エラー情報を含めたレスポンスを付加して送信する。
- [0030] 本発明の別の観点による上記の電子装置の制御方法において、前記所定の関係にある1つの時点が前記ブロックサイズ設定コマンドの次に前記ホスト装置から送信されたコマンドを受信した時点であって、前記コマンドに対応するレスポンスに前記エラー情報を含めたレスポンスを付加して送信する。
- [0031] これらの発明により、ホスト装置はブロックサイズ設定コマンドの次のコマンドに対するレスポンスを受け取って、ブロックサイズの設定に関するエラー情報を確認できる。これにより、ホスト装置の設計を複雑にすることなく、ホスト装置は電子装置からエラー情報を受け取ることができる。
- [0032] 本発明の更に別の観点による上記の電子装置において、前記インターフェース部は、前記ホスト装置から前記データブロックのブロックサイズの情報を含むコマンドを前記コマンド／レスポンス線を通じて受信し、そのブロックサイズが前記データバッフ

アの容量よりも大きい場合、その後前記ホスト装置から所定以上の長さを有するデータを分割して生成した前記ブロックサイズのデータブロックを実際に送信し又は受信するというコマンドを受信した時に、そのコマンドに対してそのブロックサイズに応じることが出来ないというエラー情報を含むレスポンスを送信し、且つ前記ホスト装置から分割されたデータブロックが送信された場合にはそれを受け付けず、又は、その次に前記ホスト装置から送信されたコマンドに対応するレスポンスに、ブロックサイズを指定するコマンドに対する応答がエラーであるという情報を付加して送信する。

- [0033] 本発明の更に別の観点による上記の電子装置の制御方法において、前記ホスト装置から前記データブロックのブロックサイズの情報を含むコマンドを前記コマンド／レスポンス線を通じて受信するステップを更に有し、前記判断ステップにおいてそのブロックサイズが前記データバッファの容量よりも大きいと判断した場合、その後前記ホスト装置から所定以上の長さを有するデータを分割して生成した前記ブロックサイズのデータブロックを実際に送信し又は受信するというコマンドを受信した時に、そのコマンドに対してそのブロックサイズに応じることが出来ないというエラー情報を含むレスポンスを送信し、且つ前記ホスト装置から分割されたデータブロックが送信された場合にはそれを受け付けず、又は、その次に前記ホスト装置から送信されたコマンドに対応するレスポンスに、ブロックサイズを指定するコマンドに対する応答がエラーであるという情報を付加して送信する。

- [0034] ここで、電子装置がコマンド／レスポンス線を介して受信する「データブロックのブロックサイズの情報を含むコマンド」とは、実施の形態の「第1のブロックサイズ設定コマンド」である。

これらの発明によれば、第1のブロックサイズ設定コマンドに対しても、第2のブロックサイズ設定コマンドと同様に、その後の所定のコマンドに対するレスポンスの中で、ブロックサイズ設定コマンドに対する可否を応える。ホスト装置は、送信するブロックサイズの設定コマンドの種類にかかわらず、ブロックサイズに関するエラー情報を一定のタイミングで受信することが出来る。

これらの発明は、ホスト装置の設計を複雑にすることなく、ブロックサイズの設定に関するエラー情報をホスト装置に送る電子装置及びその制御方法を実現する。

- [0035] 本発明の更に別の観点による上記の電子装置はICカードである。
- [0036] 本発明の更に別の観点による上記の電子装置の制御方法において、前記電子装置はICカードである。
- [0037] これらの発明は、汎用性があり、多彩な製品のバリエーションを有するICカードにおいて、有用である。
- [0038] 本発明の1つの観点によるホスト装置は、電子装置にコマンドを送信し前記電子装置からレスポンスを受信するコマンド／レスポンス線と、前記電子装置との間で前記コマンド／レスポンス線を通じてコマンド及びレスポンスを送受信した後必要に応じてコマンドに応じたデータを送受信するデータ線とに接続され、前記データが所定以上の長さを有する場合はそのデータを分割して生成した所定のブロックサイズのデータブロックを送受信し前記電子装置にそのブロックサイズを指定するコマンドを送信するインターフェース部を有し、前記インターフェース部は、前記データブロックのブロックサイズの情報を含むデータを前記データ線で送信するというブロックサイズ設定コマンドを前記電子装置に送信しそのデータを送信した後、前記ブロックサイズ設定コマンドと所定の関係にある1つの時点で前記電子装置から前記データブロックのブロックサイズの指定値に応じることが出来ないというエラー情報を含むレスポンスが送られてきた場合、前記電子装置にそのデータバッファのデータ容量を問い合わせるコマンドを送信し、それに対するレスポンスに基づいて前記電子装置のデータバッファの容量以下で新たなブロックサイズを決定し前記電子装置に新たなブロックサイズを指定するコマンドを送信する。
- [0039] 本発明の1つの観点によるホスト装置の制御方法は、所定以上の長さを有するデータを複数のデータブロックに分割して送受信する場合における、各データブロックのブロックサイズの情報を含むデータをデータ線で送信するというブロックサイズ設定コマンドをコマンド／レスポンス線を通じて電子装置に送信し、前記コマンド／レスポンス線を通じてそれに対するレスポンスを受信し、その後そのデータを送信する送信ステップと、前記ブロックサイズ設定コマンドと所定の関係にある1つの時点でそのブロックサイズに応じることが出来ないというエラー情報を含むレスポンスを受信した場合、前記電子装置にそのデータバッファのデータ容量を問い合わせるコマンドを送信

するステップと、それに対するレスポンスに基づいて前記電子装置のデータバッファの容量以下で新たなブロックサイズを決定し、前記電子装置に新たなブロックサイズを指定するコマンドを送信する送信ステップと、を有する。

[0040] これらの発明は、(1) 上記の電子装置(例えばICカード)と接続されたホスト装置がブロックサイズの設定データを送信し、(2) 電子装置がそのブロックサイズの設定データを受け入れられないというエラー情報を送信した場合、ホスト装置が適切にブロックサイズの設定データを変更し、マルチブロック転送を実行する、簡単な構成のホスト装置及びその制御方法を実現できるという作用を有する。

[0041] 本発明の他の観点による上記のホスト装置において、前記所定の関係にある1つの時点が所定以上の長さを有するデータを前記ブロックサイズに分割して実際に送信し又は受信するというコマンドを前記電子装置に送信した時点である。

[0042] 本発明の他の観点による上記のホスト装置の制御方法において、前記所定の関係にある1つの時点が所定以上の長さを有するデータを前記ブロックサイズに分割して実際に送信し又は受信するというコマンドを前記電子装置に送信した時点である。

[0043] これらの発明により、ホスト装置は「所定以上の長さを有するデータをブロックサイズに分割して実際に送信し又は受信するというコマンド」に対するレスポンスを受け取って、ブロックサイズの設定に関するエラー情報を確認できる。これにより、ホスト装置の設計を複雑にすることなく、ホスト装置は電子装置からエラー情報を受け取ることができる。

[0044] 本発明の別の観点による上記のホスト装置において、前記所定の関係にある1つの時点が前記ブロックサイズ設定コマンドの次に前記電子装置にコマンドを送信した時点である。

[0045] 本発明の別の観点による上記のホスト装置の制御方法において、前記所定の関係にある1つの時点が前記ブロックサイズ設定コマンドの次に前記電子装置にコマンドを送信した時点である。

[0046] これらの発明により、ホスト装置はブロックサイズ設定コマンドの次のコマンドに対するレスポンスを受け取って、ブロックサイズの設定に関するエラー情報を確認できる。これにより、ホスト装置の設計を複雑にすることなく、ホスト装置は電子装置からエラー

情報を受け取ることができる。

発明の効果

- [0047] 本発明によれば、ホスト装置と電子装置(例えばICカード)とがコマンドレスポンスデータを順に送信するというプロトコルに従って、ホスト装置がブロックサイズの設定データを送信した場合にも、電子装置がそのブロックサイズの設定データを受け入れられない場合に、ホスト装置にエラー情報を送信する電子装置、その制御方法、それに対応するホスト装置及びその制御方法を実現できるという有利な効果が得られる。

本発明によれば、ブロックサイズの設定コマンドの種類に関わらず、ブロックサイズの設定に関するエラー情報を所定のタイミングでホスト装置に送る電子装置、その制御方法、それに対応するホスト装置及びその制御方法を実現できるという有利な効果が得られる。

- [0048] 本発明によれば、ブロックサイズの設定コマンドの種類を1つに限定することなく且つホスト装置の設計を複雑にすることなく、エラー情報をホスト装置に送る電子装置、その制御方法、それに対応するホスト装置及びその制御方法を実現できるという有利な効果が得られる。

本発明によれば、ICカードの送受信用のデータバッファのオーバーフローを未然に防ぐ電子装置、その制御方法、それに対応するホスト装置及びその制御方法を実現できるという有利な効果が得られる。

本発明によれば、汎用のホスト装置と汎用の電子装置とを互換性をもって組み合わせ可能な電子装置、その制御方法、ホスト装置及びその制御方法を実現できるという有利な効果が得られる。

- [0049] 発明の新規な特徴は添付の請求の範囲に特に記載したものに他ならないが、構成及び内容の双方に関して本発明は、他の目的や特徴と共に、図面と共同して理解されるところの以下の詳細な説明から、より良く理解され評価されるであろう。

図面の簡単な説明

- [0050] [図1]図1は本発明の実施の形態1のICカードの構成を示すブロック図である。
[図2]図2は本発明の実施の形態1のコマンド、レスポンス及びデータ伝送を示す図である。

[図3]図3は本発明の実施の形態1の第1のブロックサイズ設定方法を示すフローチャートである。

[図4]図4は本発明の実施の形態1の第2のブロックサイズ設定方法を示すフローチャートである。

[図5]図5は本発明の実施の形態1のマルチブロック転送方法を示すフローチャートである。

[図6]図6は本発明の実施の形態2の第1のブロックサイズ設定方法を示すフローチャートである。

[図7]図7は本発明の実施の形態2の第2のブロックサイズ設定方法を示すフローチャートである。

[図8]図8は本発明の実施の形態2のレスポンスの構成を示す図である。

符号の説明

- [0051] 101 ホスト装置
- 102 ICカード
- 111 インターフェース部
- 112 エラー情報生成部
- 113 データバッファ
- 114 機能モジュール
- 121 ブロックサイズ記憶部
- 122 バッファ容量記憶部
- 123 比較部
- 124 レスポンス生成部

図面の一部又は全部は、図示を目的とした概要的表現により描かれており、必ずしもそこに示された要素の実際の相対的大きさや位置を忠実に描写しているとは限らないことは考慮願いたい。

発明を実施するための最良の形態

- [0052] 以下本発明の実施をするための最良の形態を具体的に示した実施の形態について、図面とともに記載する。

[0053] 《実施の形態1》

図1〜5を参照して、本発明の実施の形態1の電子装置(本発明においてはICカードである。)、その制御方法、ホスト装置及びその制御方法を説明する。図1は、本発明の実施の形態1のICカードの構成を示すブロック図である。

実施の形態1において、ホスト装置101は、ICカード102の挿入スロットを有するPDA(Personal Digital Assistants)である。

[0054] ホスト装置101とICカード102とは、コマンド／レスポンス線131、1又は複数のデータ線132、ホスト装置101からインターフェース部111に通信用クロックを送るクロック線133とで接続される。その他、ホスト装置101からICカード102に電力を供給する電源線、及びグラウンド線で接続される(図示していない)。

コマンド／レスポンス線131、データ線132、クロック線133は、ハードワイヤ以外にも互いに異なる周波数による電磁波伝送、超音波伝送を含むことができる。

ホスト装置101とICカード102とは、ホスト装置101をマスターとしICカード102をスレーブとするマスター／スレーブ方式の通信を行う。

[0055] ホスト装置101は、コマンド／レスポンス線131、データ線132、クロック線133を利用してICカード102との間でコマンド、レスポンス、及びデータの送受信を行うインターフェース部を有する(図示していない)。

[0056] ICカード102は、ホスト装置101との間でコマンド、レスポンス、及びデータの送受信を行うインターフェース部111、ブロックサイズに関するエラー情報を生成するエラー情報生成部112、データを一時的に格納するデータバッファ113、メモリ機能及び／又は無線通信機能を有する機能モジュール114を有する。

エラー情報生成部112は、ホスト装置101が決定したブロックサイズを記憶するブロックサイズ記憶部121、データバッファ113のサイズを記憶するバッファ容量記憶部122、ブロックサイズとバッファ容量を比較する比較部123を有する。

インターフェース部111は、ホスト装置101に送信するレスポンスを生成するレスポンス生成部124を有する。

[0057] ICカード102のインターフェース部111は、コマンド／レスポンス線131を介して、ホスト装置101から送信されたコマンドを受信し、そのコマンドに対するレスポンスを

ホスト装置101に送信する。

ICカード102のインターフェース部111は、データ線132を介して、ホスト装置101から送信されたデータを受信し、又はICカード内のデータをホスト装置101に送信する。

コマンド／レスポンス線131及びデータ線132を介して、ホスト装置101とICカード102とが通信する時、クロック線133を介してホスト装置101からICカード102にクロックが送られる。

- [0058] マルチブロック転送を行う場合、ホスト装置101はデータブロックのやり取りをする前に1データブロックのブロックサイズを決定して、ICカードのブロックサイズ記憶部121に書き込む。ブロックサイズ記憶部121は、ホスト装置101がブロックサイズを書き込むためのレジスタである。

バッファ容量記憶部122は、データバッファ113の容量を記憶するレジスタである。

- [0059] 比較部123は、ブロックサイズ記憶部121に書き込まれているブロックサイズと、バッファ容量記憶部122に書き込まれているバッファ容量とを比較する。比較部123は、比較結果をレスポンス生成部124に伝送する。

レスポンス生成部124は、比較結果に基づいて、バッファ容量記憶部122に書き込まれているデータバッファ113の容量よりも、ブロックサイズ記憶部121に書き込まれているブロックサイズのほうが大きい場合に、ホスト装置101に送信するレスポンスにエラー情報を含める。

- [0060] ICカード102は、ホスト装置101からデータ線132を介して送信されたデータブロックをデータバッファ113に一旦格納してから、機能モジュール114に伝送する。ICカード102は、機能モジュール114から取り出したデータブロックを、一旦データバッファ113に格納してから、ホスト装置101に送信する。

データバッファ113は、データブロックを一時的に格納するレジスタである。

機能モジュール114は、例えばフラッシュメモリと無線通信機能とを搭載した機能モジュールである。

- [0061] 図1において、インターフェース部111ーブロックサイズ記憶部121、インターフェース部111ーバッファ容量記憶部122、ブロックサイズ記憶部121ー比較部123、バッファ

ァ容量記憶部122-比較部123、比較部123-レスポンス生成部124、インターフェース部111-データバッファ113、データバッファ113-機能モジュール114の各線は、ハードワイヤードでも良いが、より一般的にはソフトウェアの働きによって構成される機能の指令のルートである。

[0062] 図2は、ホスト装置101とICカード102との間の、コマンド、レスポンス、及びデータのやり取りを時系列に示す図である。ホスト装置101をマスターとし、ICカード102をスレーブとする、マスター/スレーブ方式の通信でマルチブロック転送を行う場合、ホスト装置からICカードへのコマンドの送信と、ICカードからホスト装置へのレスポンスの送信とを交互に行う。その後複数のデータブロックを断続的に転送する。図2は、ホスト装置101がICカード102のデータを読み出す場合である。

[0063] コマンド201、コマンド204、及びブロックサイズの設定データ203は、ホスト装置101からICカード102に送信される。レスポンス202、レスポンス205、及びデータブロック206は、ICカード102からホスト装置101に送信される。

但し、コマンド201が第1のブロックサイズ設定コマンドの場合、破線で示すブロックサイズの設定データ203はホスト装置からICカードに送信されない(詳細は後述する)。コマンド201が第2のブロックサイズ設定コマンドの場合のみ、ブロックサイズの設定データ203はホスト装置からICカードに送信される。

[0064] 図3及び図4は、この実施の形態でホスト装置101がICカード102にブロックサイズの設定を行う2つの場合のフローチャートである。ホスト装置101がブロックサイズの設定に使用するコマンドは、図3の場合と図4の場合の2種類有る。図3の場合と図4の場合との違いは、コマンドの中にブロックサイズの設定データが含まれているか否かである。

[0065] 図3の場合から説明する。図3は、コマンドの中に設定データが含まれている第1のブロックサイズ設定コマンドを使用して、ブロックサイズを設定する場合である。

ホスト装置101は、1データブロックのブロックサイズを決定すると、ブロックサイズの設定データを含む第1のブロックサイズ設定コマンドを送信する(ステップ301、図2の201)。

[0066] ICカードのインターフェース部111は、第1のブロックサイズ設定コマンドを受信す

る(ステップ302)。ICカード102のブロックサイズ記憶部121は、ホスト装置101が設定したブロックサイズを格納する(ステップ303)。ICカード102は、レスポンスをホスト装置101に送信する(ステップ304、図2の202)。

ホスト装置101は、レスポンス202を受信する(ステップ305)。

[0067] 図3の場合、第1のブロックサイズ設定コマンド(図2の201)の中にブロックサイズの設定データが含まれているので、図2に示すブロックサイズの設定データ203は、ホスト装置101からICカード102に送信されない。

[0068] 実施の形態1において、比較部123は受信したブロックサイズがバッファ容量以下か否かの判断結果を出力する。ステップ304において、ICカードのインターフェース部111は、比較部123の判断結果を入力し、それに基づいて第1のブロックサイズ設定コマンドに対するレスポンス(Ack情報又はエラー情報)を送信しても良い。又は、ICカードのインターフェース部111は、比較部123の判断結果を参照することなく、Ack情報をレスポンスとして送信しても良い。

[0069] 図4について説明する。図4は、コマンドの中にブロックサイズの設定データが含まれていない第2のブロックサイズ設定コマンドを使用して、ブロックサイズを設定する場合である。

ホスト装置101は、1データブロックのブロックサイズを決定すると、第2のブロックサイズ設定コマンドを送信する(ステップ401、図2の201)。

[0070] ICカードのインターフェース部111は、第2のブロックサイズ設定コマンドを受信する(ステップ402)。ICカード102は、レスポンスをホスト装置101に送信する(ステップ403、図2の202)。

[0071] ホスト装置101は、レスポンス202を受信する(ステップ404)。ホスト装置101は、データ線132を介して、ブロックサイズの設定データを送信する(ステップ405、図2の203)。

[0072] ICカードはブロックサイズの設定データ203を受信する(ステップ406)。ICカード102のブロックサイズ記憶部121は、ホスト装置101が設定したブロックサイズを格納する(ステップ407)。

[0073] ホスト装置101は、第1のブロックサイズ設定コマンド(図3)又は第2のブロックサイ

ズ設定コマンド(図4)のどちらかのコマンドを用いてICカード102にブロックサイズの設定を行うと、次に図5の処理を行う。

[0074] 図5は、ホスト装置101とICカード102との間でマルチブロック転送を行うフローチャートである。図5のマルチブロック転送は、ホスト装置101がICカード102のデータを読み出す場合である。

[0075] ホスト装置101は、マルチブロック転送の実行(n ($n \geq 1$ の正整数)個のデータブロックの読み出し指令の実行)コマンドを送信する(ステップ501、図2の204)。ICカード102は、マルチブロック転送の実行コマンドを受信する(ステップ502)。

[0076] ICカード102の比較部123は、ブロックサイズ記憶部121に格納されているブロックサイズと、バッファ容量記憶部122に格納されているデータバッファ113のサイズとを比較する(ステップ503)。

データバッファ113のサイズがブロックサイズ未満であれば、レスポンス生成部124はエラー情報を含めてレスポンスを生成する。インターフェース部111はそのエラー情報を含めたレスポンスを送信する(ステップ504、図2の205)。この場合はICカード102はホスト装置101に n 個のデータブロック206を送信しない。

データバッファ113のサイズがブロックサイズ以上であれば、エラー情報無しのレスポンスを生成し、ホスト装置に送信する(ステップ505、図2の205)。ICカードはデータブロックをホスト装置に送信する(ステップ508、図2の206)。

[0077] ホスト装置101は、レスポンスを受信する(ステップ506)。ホスト装置101は、レスポンス205にエラー情報が含まれているか否かを判断する(ステップ507)。レスポンスにエラー情報が含まれていなければ、ホスト装置はデータブロックを受信する(ステップ509)。

[0078] ICカード102は n 個全てのデータブロックを送信したか否かを判断する(ステップ510)。ICカード102は、 n 個のデータブロックを全て送信するまでステップ508のデータブロックの送信を繰り返す。 n 個全てのデータブロックを送信し終わると、処理を終了する。

[0079] ステップ507において、ホスト装置101は、レスポンスにエラー情報が含まれていれば、ICカード102のデータバッファ容量の送信要求指令コマンドを送信する(ステッ

ブ511)。

ICカード102は、ICカードのデータバッファ容量の送信要求指令コマンドを受信する(ステップ512)と、バッファ容量記憶部122に格納されているデータバッファ113の容量をホスト装置101に送信する(ステップ513)。

[0080] ホスト装置101はICカードのデータバッファ容量を受信すると(ステップ514)、データバッファ容量以下で新たなブロックサイズを決定する(ステップ515)。ホスト装置101は図3の方法に従ってICカードにブロックサイズを送信する(ステップ516)。ステップ501に戻り、マルチブロック転送をやり直す。

[0081] なお、ステップ516において、図3の処理に代えて図4の方法に従ってICカードにブロックサイズを送信しても良い。

[0082] 本発明のICカード102は互換性を有する様々なホスト装置101に装着できる。ホスト装置101がICカードのデータバッファ113の容量を正しく読み出した後にブロックサイズを決定すれば、ICカード102はオーバーフローを起こさない。しかし、ホスト装置101によっては、ICカードのデータバッファの容量の読み出しを行わずに、ブロックサイズを設定したり、又はデータバッファの容量を正しく読み出せずに、データバッファの容量よりも大きい値をブロックサイズに設定する場合がある。

このような場合であっても、ICカード102は、実際にデータブロックを送受信する前に、ホスト装置にブロックサイズがデータバッファの容量よりも大きいというエラー情報を通知することができる。本発明のICカード102は、データバッファ113がオーバーフローを起こすことを未然に防ぐことができる。

[0083] 本発明のICカード102は、ブロックサイズの設定が第1のブロックサイズ設定コマンド(図3)又は第2のブロックサイズ設定コマンド(図4)のどちらのコマンドを使用して行われた場合でも、同じタイミングでエラー情報をレスポンスに含めてホスト装置101に送信する(図5のステップ504)。これにより、ホスト装置はブロックサイズのエラー情報が含まれているか否かの判断をステップ507でのみすれば良い。本発明の電子装置の制御方法はホスト装置の設計を容易にすることができる。

[0084] なお、実施の形態1においては、ICカードのデータ読み出しの場合についてのマルチブロック転送について説明したが、ホスト装置101がICカード102にデータを書

き込む場合のマルチブロック転送においても、本発明を適用できる。

この場合、ICカードは、ホスト装置の設定したブロックサイズが内蔵するデータバッファの容量よりも大きい場合に、マルチブロック転送の実行コマンドに対するレスポンスにエラー情報を含めてホスト装置に送信する。ICカードは、ホスト装置からデータブロックが送られてきた場合はそれを受け付けない。

ホスト装置は、マルチブロック転送の実行コマンドのレスポンスにエラー情報が含まれていたら、データブロックをICカードに送信しない。ホスト装置は、ICカードのデータバッファ容量を問い合わせ、新たなブロックサイズを設定する。

[0085] 《実施の形態2》

図6〜9を用いて、実施の形態2の電子装置（本発明においてはICカードである。）の、その制御方法、ホスト装置及びその制御方法を説明する。実施の形態2が実施の形態1と違うところは、ブロックサイズがデータバッファ113の容量よりも大きいというエラー情報をホスト装置に送信するタイミングである。それ以外の点においては、実施の形態1と同一である。

ホスト装置101がブロックサイズの設定に使用するコマンドは、実施の形態1と同様に2種類（「第1のブロックサイズ設定コマンド」及び「第2のブロックサイズ設定コマンド」）がある。

[0086] 実施の形態1においては、ホスト装置101が第1のブロックサイズ設定コマンド又は第2のブロックサイズ設定コマンドのどちらのコマンドを用いてブロックサイズを決定した場合であっても、ICカード102はブロックサイズに関するエラー情報をマルチブロック転送コマンドの後のレスポンスに含めて送信した。そのため、ICカードのエラー情報を送るタイミングが遅くなるという問題があった。

[0087] 実施の形態2においては、ブロックサイズに関するエラー情報をすぐに送る電子装置、その制御方法、ホスト装置及びその制御方法を提供する。実施の形態2の電子装置、その制御方法、ホスト装置及びその制御方法は、ブロックサイズの設定コマンドの種類に応じて、エラー情報を含めるタイミングを異ならせる。

[0088] 図6は、コマンドの中にブロックサイズの設定データが含まれている第1のブロックサイズ設定コマンドを使用して、ホスト装置がICカードにブロックサイズを設定する方法

を示すフローチャートである。図6において、図3及び図5と同一ステップには同一番号を付している。

[0089] ホスト装置101は、ブロックサイズの設定データを含む第1のブロックサイズ設定コマンドを送信する(ステップ301、図2の201)。

ICカード102のインターフェース部111は、第1のブロックサイズ設定コマンドを受信する(ステップ302)。ICカード102のブロックサイズ記憶部121は、ホスト装置101が設定したブロックサイズを格納する(ステップ303)。

[0090] ICカード102の比較部123は、ブロックサイズ記憶部121に格納されているブロックサイズと、バッファ容量記憶部122に格納されているデータバッファ113のサイズとを比較する(ステップ503)。

データバッファ113のサイズがブロックサイズ未満であれば、レスポンス生成部124はエラー情報を含めてレスポンスを生成する。インターフェース部111はレスポンスを送信する(ステップ504、図2の202)。データバッファ113のサイズがブロックサイズ以上であれば、エラー情報無しのレスポンスを生成し、ホスト装置に送信する(ステップ505、図2の202)。

[0091] 図6の場合、第1のブロックサイズ設定コマンド(図2の201)の中にブロックサイズの設定データが含まれているので、図2に示すブロックサイズの設定データ203は、ホスト装置101からICカード102に送信されない。

[0092] ホスト装置101は、レスポンス202を受信する(ステップ506)。ホスト装置101は、レスポンスにエラー情報が含まれているか否か判断する(ステップ507)。エラー情報が含まれていなければ、処理を終了する。ホスト装置101は、レスポンスにエラー情報が含まれていれば、ICカード102のデータバッファ容量の送信要求指令コマンドを送信する(ステップ511)。

[0093] ICカード102は、ICカードのデータバッファ容量の送信要求指令コマンドを受信する(ステップ512)と、バッファ容量記憶部122に格納されているデータバッファ113の容量をホスト装置101に送信する(ステップ513)。

[0094] ホスト装置101はICカードのデータバッファ容量を受信すると(ステップ514)、データバッファ容量以下で新たなブロックサイズを決定する(ステップ515)。ステップ301

に戻り、ICカードに新たなブロックサイズを送信して、ブロックサイズを設定し直す。

[0095] 図7及び図8を用いて、第2のブロックサイズ設定コマンドを使用する場合について説明する。図7は、コマンドの中にブロックサイズの設定データが含まれていない第2のブロックサイズ設定コマンドを使用して、ホスト装置がICカードにブロックサイズを設定する方法を示すフローチャートである。図7において、図4及び図5と同一ステップには同一番号を付している。

[0096] 図8は、ICカード102がホスト装置101に送信するレスポンスの構成を示す図である。図8(a)は通常のレスポンスであり、ホスト装置101から送信された今のコマンドに対するレスポンス801が含まれている。

図8(b)は、実施の形態2における第2のブロックサイズ設定コマンドの次にホスト装置から送られてきたコマンドに対するレスポンスである。図8(b)の次のコマンドのレスポンスは、次のコマンド(第2のブロックサイズ設定コマンドの次に送られてきたコマンド)に関するレスポンス801と前のコマンド(第2のブロックサイズ設定コマンド)に関するレスポンス802の両方が含まれている。前のコマンドのレスポンス802には、ブロックサイズの設定に対するAck情報又はエラー情報が含まれる。

[0097] ホスト装置101は、第2のブロックサイズ設定コマンドを送信する(ステップ401、図2の201)。

ICカードのインターフェース部111は、第2のブロックサイズ設定コマンドを受信する(ステップ402)。ICカード102は、レスポンスをホスト装置101に送信する(ステップ403、図2の202)。

[0098] ホスト装置101は、レスポンス202を受信する(ステップ404)。ホスト装置101は、データ線132を介して、ブロックサイズの設定データを送信する(ステップ405、図2の203)。

ICカードはブロックサイズの設定データ203を受信する(ステップ406)。ICカード102のブロックサイズ記憶部121は、ホスト装置101が設定したブロックサイズを格納する(ステップ407)。

[0099] ICカード102の比較部123は、ブロックサイズ記憶部121に格納されているブロックサイズと、バッファ容量記憶部122に格納されているデータバッファ113のサイズとを

比較する(ステップ503)。

レスポンス生成部124は、データバッファ113のサイズがブロックサイズ以上であれば、Ack情報を生成する(ステップ701)。データバッファ113のサイズがブロックサイズ未満であれば、エラー情報を生成する(ステップ702)。

[0100] ホスト装置101は、次のコマンドを送信する(ステップ703)。ICカード102は次のコマンドを受信する(ステップ704)。ICカード102は、次のコマンドに対するレスポンス801に前のコマンドのレスポンス802であるAck情報又はエラー情報を付加して、ホスト装置に送信する(ステップ705、図2の205)。

[0101] ホスト装置101は、レスポンスを受信する(ステップ706)と、レスポンス205にブロックサイズに関するエラー情報が含まれているか否か判断する(ステップ707)。ブロックサイズに関するエラー情報が含まれていなければ(Ack情報が含まれていれば)、次のコマンドに対するレスポンスの受信処理を行う(ステップ708)。

[0102] レスポンスにブロックサイズに関するエラー情報が含まれていれば、ホスト装置101は、ICカード102のデータバッファ容量の送信要求指令コマンドを送信する(ステップ511)。

ICカード102は、ICカード102のデータバッファ容量の送信要求指令コマンドを受信する(ステップ512)と、バッファ容量記憶部122に格納されているデータバッファ113の容量をホスト装置101に送信する(ステップ513)。

[0103] ホスト装置101はICカードのデータバッファ容量を受信すると(ステップ514)、データバッファ容量以下で新たなブロックサイズを決定する(ステップ515)。ステップ401に戻り、ICカードに第2のブロックサイズ設定コマンドを送信し、ブロックサイズを設定し直す。

[0104] 本発明の実施の形態2のICカードは、ブロックサイズの設定データを受け取った後すぐに、ブロックサイズに関するエラー情報をホスト装置に通知できる。これにより、ブロックサイズの設定に誤りがあっても、すぐに対処できる。

[0105] なお、実施の形態1において、ホスト装置101及びICカード102は図3の代わりに図6の方法を用いて、ICカードにブロックサイズを設定しても良い。この場合、ICカードは、内蔵するデータバッファ113の容量よりもホスト装置101が設定したブロックサイ

ズのほうが大きい場合に、第1のブロックサイズ設定コマンドに対するレスポンスに、エラー情報を含めて送信する。

[0106] 実施の形態2において、ホスト装置101及びICカード102は図6の代わりに図3の方法を用いても良い。ホスト装置101が第1のブロックサイズ設定コマンド及び第2のブロックサイズ設定コマンドのいずれを送信した場合にも、ICカード102は、次のコマンドに対するレスポンスに、前のコマンド(第1又は第2のブロックサイズ設定コマンド)のレスポンスであるAck情報又はエラー情報を付加して、ホスト装置に送信する。

[0107] 発明をある程度の詳細さをもって好適な形態について説明したが、この好適形態の現開示内容は構成の細部において変化してしかるべきものであり、各要素の組合せや順序の変化は請求された発明の範囲及び思想を逸脱することなく実現し得るものである。

産業上の利用可能性

[0108] 本発明は、ホスト装置と電子装置との間でマルチブロック転送を行う電子装置、その制御方法、ホスト装置及びその制御方法として有用である。

請求の範囲

- [1] ホスト装置からのコマンドを受信し前記ホスト装置へレスポンスを送信するコマンド／レスポンス線と、前記ホスト装置との間で前記コマンド／レスポンス線を通じてコマンド及びレスポンスを送受信した後必要に応じてコマンドに応じたデータを送受信するデータ線とに接続され、前記データが所定以上の長さを有する場合はそのデータを前記ホスト装置から指定されたブロックサイズのデータブロックに分割して送受信するインターフェース部、
- 前記データを格納するデータバッファ、
- 前記インターフェース部が、前記ホスト装置からデータブロックのブロックサイズを指定するコマンドを受信した場合、そのブロックサイズの情報を記憶する記憶部、
- を有し、
- 前記インターフェース部は、前記ホスト装置から前記データブロックのブロックサイズの情報を含むデータを前記データ線で送信するというコマンド(以下、「ブロックサイズ設定コマンド」と呼ぶ。)を受信し、そのブロックサイズが前記データバッファの容量よりも大きい場合前記ブロックサイズ設定コマンドと所定の関係にある1つの時点でそのブロックサイズに応じることが出来ないというエラー情報を含むレスポンスを送信することを特徴とする電子装置。
- [2] 前記所定の関係にある1つの時点が前記ホスト装置から所定以上の長さを有するデータを分割して生成した前記ブロックサイズのデータブロックを実際に送信し又は受信するというコマンドを受信した時点であって、
- 前記コマンドのレスポンスに前記エラー情報を含めて送信し且つ前記ホスト装置から分割されたデータブロックが送信された場合にはそれを受け付けないことを特徴とする請求項1に記載の電子装置。
- [3] 前記所定の関係にある1つの時点が前記ブロックサイズ設定コマンドの次に前記ホスト装置から送信されたコマンドを受信した時点であって、
- 前記コマンドに対応するレスポンスに前記エラー情報を含めたレスポンスを付加して送信することを特徴とする請求項1に記載の電子装置。
- [4] 前記インターフェース部は、前記ホスト装置から前記データブロックのブロックサイ

ズの情報を含むコマンドを前記コマンド／レスポンス線を通じて受信し、そのブロックサイズが前記データバッファの容量よりも大きい場合、

その後前記ホスト装置から所定以上の長さを有するデータを分割して生成した前記ブロックサイズのデータブロックを実際に送信し又は受信するというコマンドを受信した時に、そのコマンドに対してそのブロックサイズに応じることが出来ないというエラー情報を含むレスポンスを送信し、且つ前記ホスト装置から分割されたデータブロックが送信された場合にはそれを受け付けず、又は、

その次に前記ホスト装置から送信されたコマンドに対応するレスポンスに、ブロックサイズを指定するコマンドに対する応答がエラーであるという情報を付加して送信する、

ことを特徴とする請求項1に記載の電子装置。

[5] 電子装置がICカードであることを特徴とする請求項1に記載の電子装置。

[6] 電子装置にコマンドを送信し前記電子装置からレスポンスを受信するコマンド／レスポンス線と、前記電子装置との間で前記コマンド／レスポンス線を通じてコマンド及びレスポンスを送受信した後必要に応じてコマンドに応じたデータを送受信するデータ線とに接続され、前記データが所定以上の長さを有する場合はそのデータを分割して生成した所定のブロックサイズのデータブロックを送受信し前記電子装置にそのブロックサイズを指定するコマンドを送信するインターフェース部を有し、

前記インターフェース部は、前記データブロックのブロックサイズの情報を含むデータを前記データ線で送信するというブロックサイズ設定コマンドを前記電子装置に送信しそのデータを送信した後、前記ブロックサイズ設定コマンドと所定の関係にある1つの時点に前記電子装置から前記データブロックのブロックサイズの指定値に応じることが出来ないというエラー情報を含むレスポンスが送られてきた場合、前記電子装置にそのデータバッファのデータ容量を問い合わせるコマンドを送信し、それに対するレスポンスに基づいて前記電子装置のデータバッファの容量以下で新たなブロックサイズを決定し前記電子装置に新たなブロックサイズを指定するコマンドを送信することを特徴とするホスト装置。

[7] 前記所定の関係にある1つの時点が所定以上の長さを有するデータを前記ブロック

サイズに分割して実際に送信し又は受信するというコマンドを前記電子装置に送信した時点であることを特徴とする請求項6に記載のホスト装置。

[8] 前記所定の関係にある1つの時点が前記ブロックサイズ設定コマンドの次に前記電子装置にコマンドを送信した時点であることを特徴とする請求項6に記載のホスト装置。

[9] ホスト装置から所定以上の長さを有するデータを複数のデータブロックに分割して送受信する場合における、各データブロックのブロックサイズの情報を含むデータをデータ線で送信するというブロックサイズ設定コマンドをコマンド／レスポンス線を通じて受信し、前記コマンド／レスポンス線を通じてそれに対するレスポンスを送信し、その後そのデータを受信する受信ステップと、

前記ブロックサイズが内蔵するデータバッファの容量よりも大きいか否かを判断する判断ステップと、

前記ブロックサイズ設定コマンドと所定の関係にある1つの時点で前記ブロックサイズに依ることが出来ないというエラー情報を含むレスポンスを送信するエラー情報送信ステップと、

を有することを特徴とする電子装置の制御方法。

[10] 前記所定の関係にある1つの時点が前記ホスト装置から所定以上の長さを有するデータを分割して生成した前記ブロックサイズのデータブロックを実際に送信し又は受信するというコマンドを受信した時点であって、

前記コマンドのレスポンスに前記エラー情報を含めて送信し且つ前記ホスト装置から分割されたデータブロックが送信された場合にはそれを受け付けないことを特徴とする請求項9に記載の電子装置の制御方法。

[11] 前記所定の関係にある1つの時点が前記ブロックサイズ設定コマンドの次に前記ホスト装置から送信されたコマンドを受信した時点であって、

前記コマンドに対応するレスポンスに前記エラー情報を含めたレスポンスを付加して送信することを特徴とする請求項9に記載の電子装置の制御方法。

[12] 前記ホスト装置から前記データブロックのブロックサイズの情報を含むコマンドを前記コマンド／レスポンス線を通じて受信するステップを更に有し、前記判断ステップに

においてそのブロックサイズが前記データバッファの容量よりも大きいと判断した場合、

その後前記ホスト装置から所定以上の長さを有するデータを分割して生成した前記ブロックサイズのデータブロックを実際に送信し又は受信するというコマンドを受信した時に、そのコマンドに対してそのブロックサイズに応じることが出来ないというエラー情報を含むレスポンスを送信し、且つ前記ホスト装置から分割されたデータブロックが送信された場合にはそれを受け付けず、又は、

その次に前記ホスト装置から送信されたコマンドに対応するレスポンスに、ブロックサイズを指定するコマンドに対する応答がエラーであるという情報を付加して送信する、

ことを特徴とする請求項9に記載の電子装置の制御方法。

[13] 電子装置がICカードであることを特徴とする請求項9に記載の電子装置の制御方法。

[14] 所定以上の長さを有するデータを複数のデータブロックに分割して送受信する場合における、各データブロックのブロックサイズの情報を含むデータをデータ線で送信するというブロックサイズ設定コマンドをコマンド／レスポンス線を通じて電子装置に送信し、前記コマンド／レスポンス線を通じてそれに対するレスポンスを受信し、その後そのデータを送信する送信ステップと、

前記ブロックサイズ設定コマンドと所定の関係にある1つの時点でそのブロックサイズに応じることが出来ないというエラー情報を含むレスポンスを受信した場合、前記電子装置にそのデータバッファのデータ容量を問い合わせるコマンドを送信するステップと、

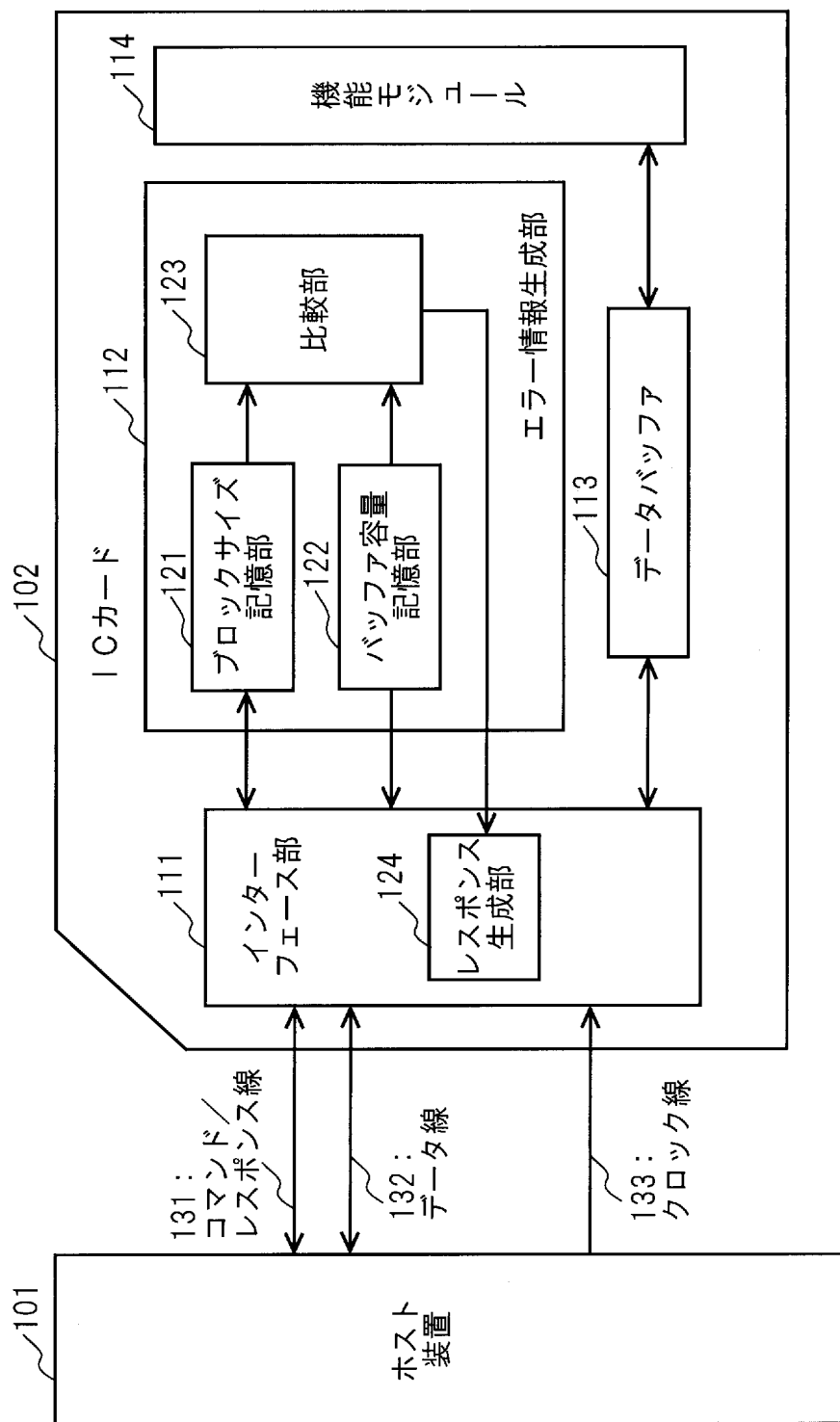
それに対するレスポンスに基づいて前記電子装置のデータバッファの容量以下で新たなブロックサイズを決定し、前記電子装置に新たなブロックサイズを指定するコマンドを送信する送信ステップと、

を有することを特徴とするホスト装置の制御方法。

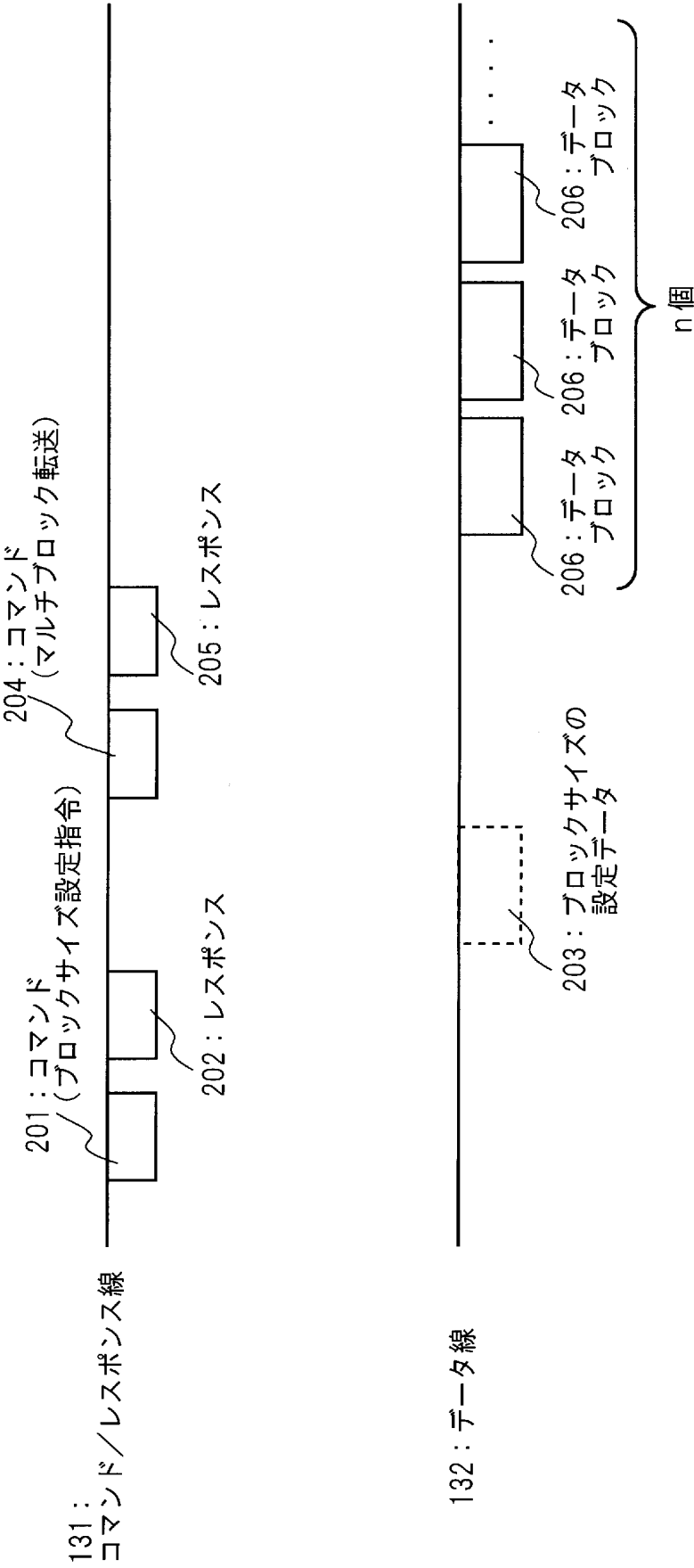
[15] 前記所定の関係にある1つの時点が所定以上の長さを有するデータを前記ブロックサイズに分割して実際に送信し又は受信するというコマンドを前記電子装置に送信した時点あることを特徴とする請求項14に記載のホスト装置の制御方法。

- [16] 前記所定の関係にある1つの時点が前記ブロックサイズ設定コマンドの次に前記電子装置にコマンドを送信した時点であることを特徴とする請求項14に記載のホスト装置の制御方法。

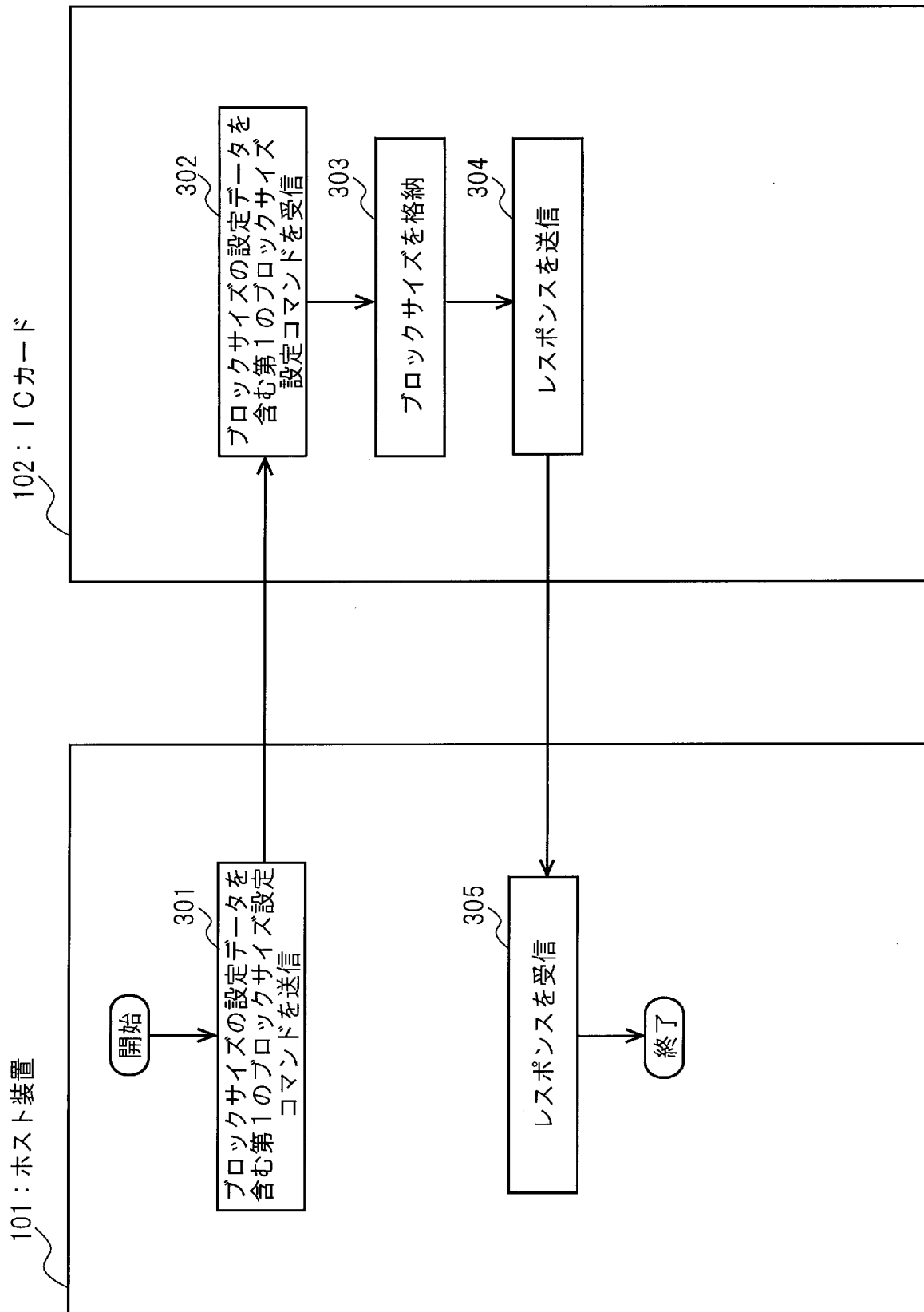
[図1]



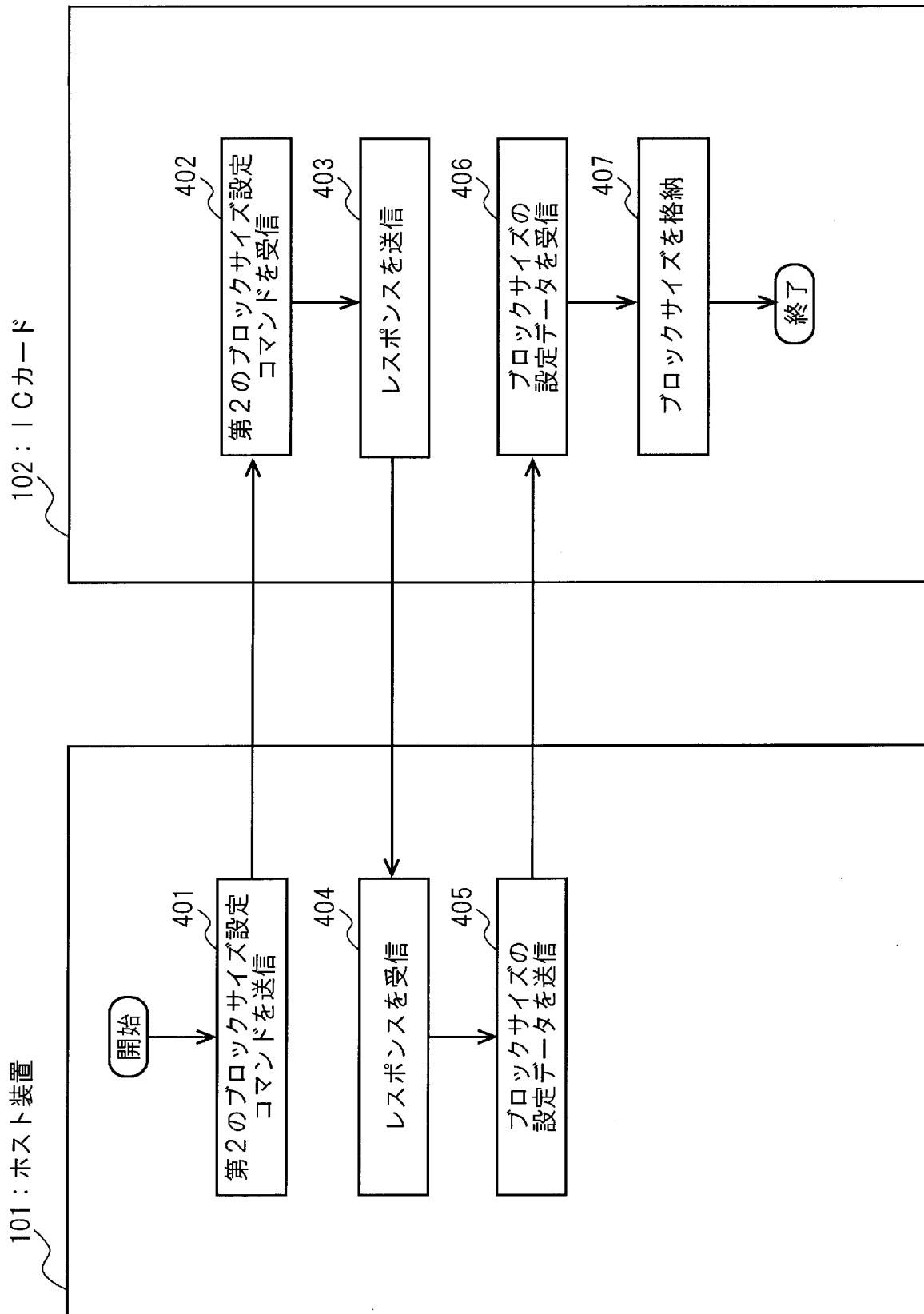
[図2]



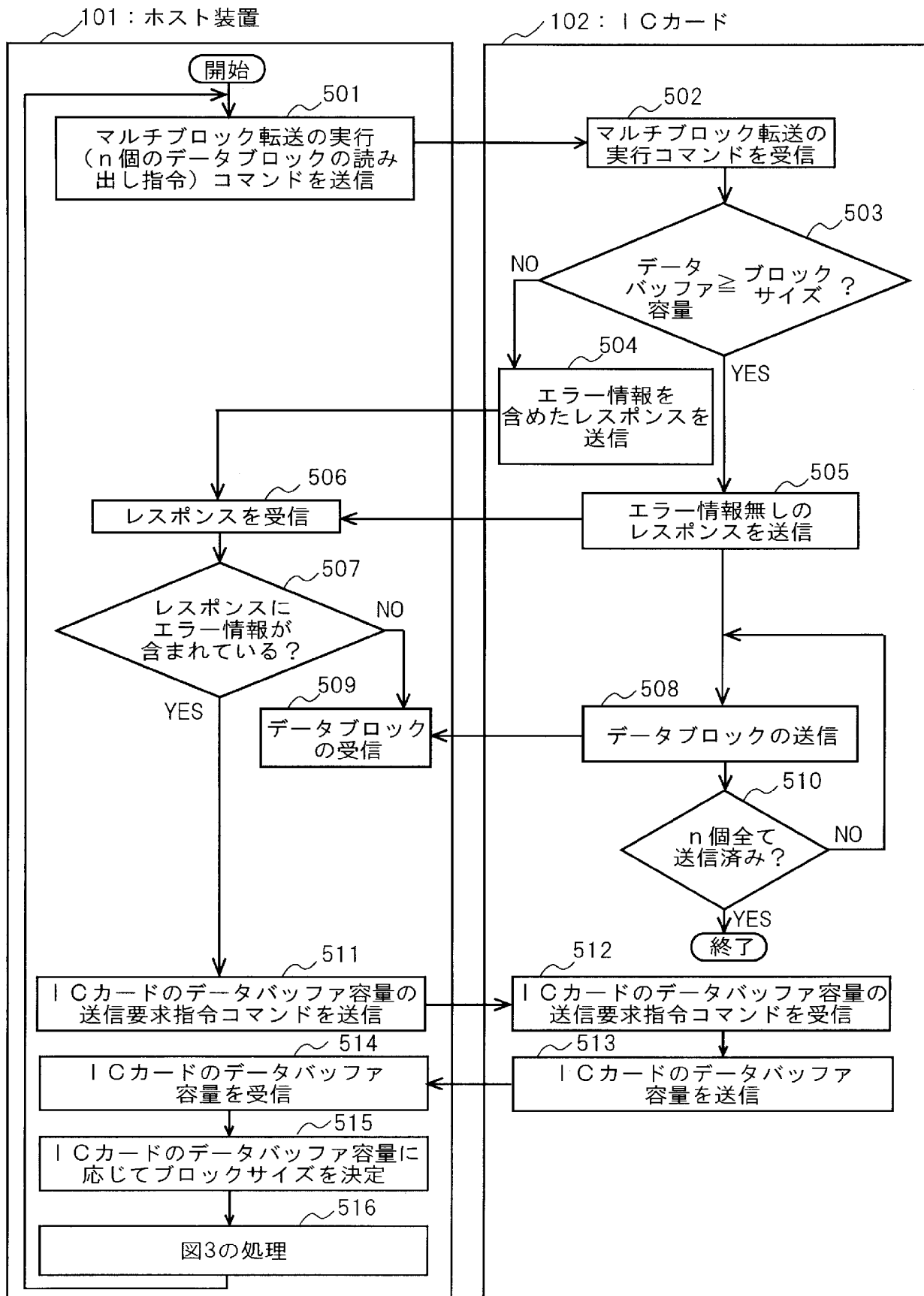
[図3]



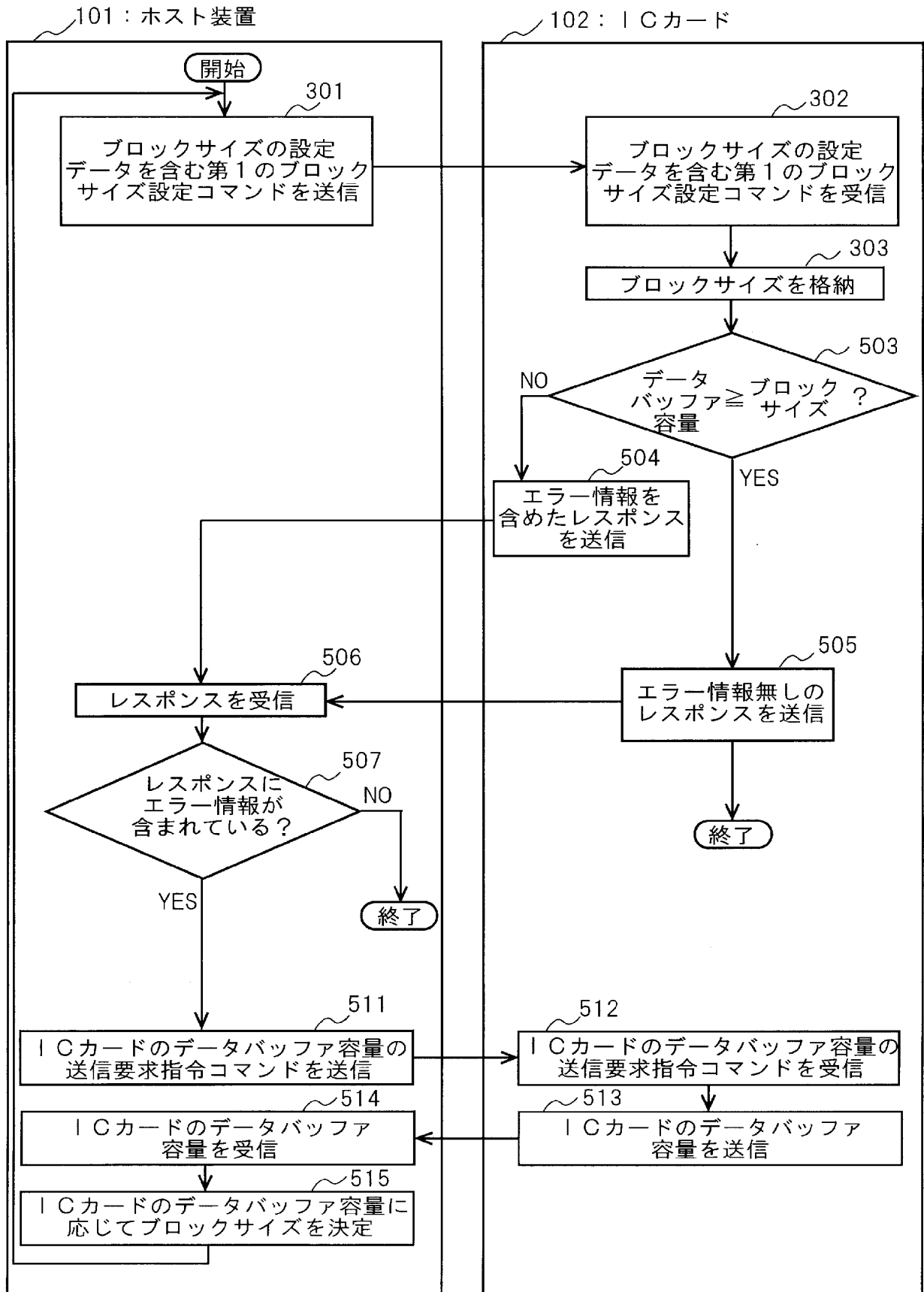
[図4]



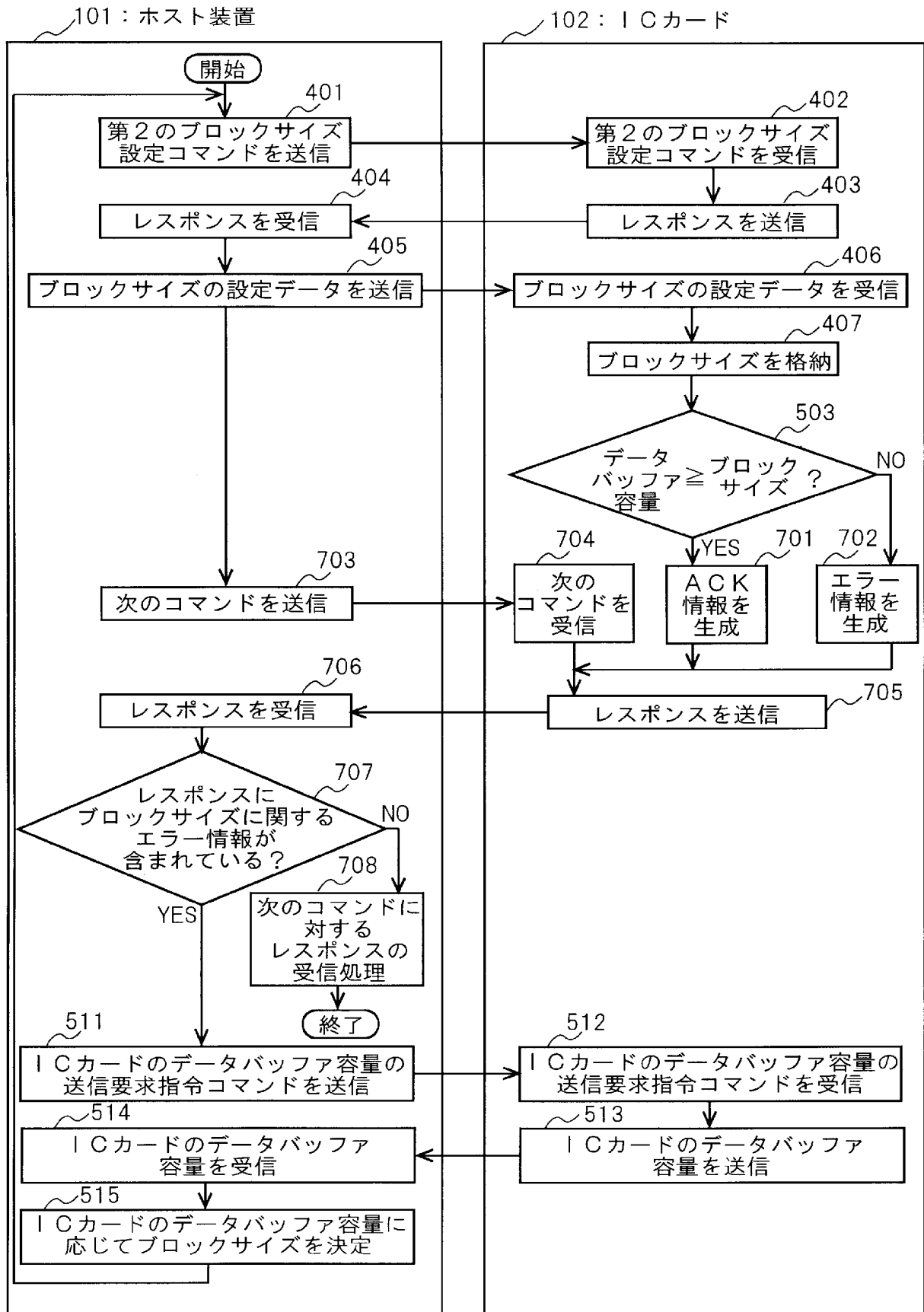
[図5]



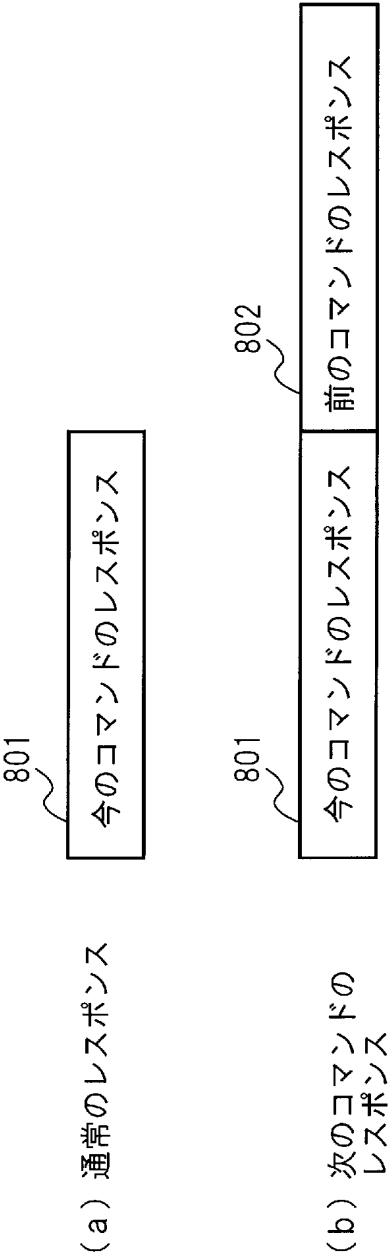
[図6]



[図7]



[図8]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/017724

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl⁷ G06F3/06, G06F13/38, G06K17/00, G06K19/00

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl⁷ G06F3/06-3/08, G06F13/38-13/42, G06K17/00, G06K19/00-19/10,
H04L13/00-13/18

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Toroku Jitsuyo Shinan Koho	1994-2005
Kokai Jitsuyo Shinan Koho	1971-2005	Jitsuyo Shinan Toroku Koho	1996-2005

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 2003-345674 A (Matsushita Electric Industrial Co., Ltd.), 05 December, 2003 (05.12.03), Par. Nos. [0028], [0030]; Figs. 1, 2 (Family: none)	1-16
Y	JP 2002-342256 A (Hitachi, Ltd.), 29 November, 2002 (29.11.02), Full text; all drawings & WO 2002-93390 A1 & US 2004-0122984 A1	1-16
Y	JP 61-228549 A (Ricoh Co., Ltd.), 11 October, 1986 (11.10.86), Full text; Fig. 7 (Family: none)	1-16

☒ Further documents are listed in the continuation of Box C.

☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance
 "E" earlier application or patent but published on or after the international filing date
 "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
 "O" document referring to an oral disclosure, use, exhibition or other means
 "P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
 "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
 "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
 "&" document member of the same patent family

Date of the actual completion of the international search
25 February, 2005 (25.02.05)

Date of mailing of the international search report
15 March, 2005 (15.03.05)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/017724

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 3-037540 U (Yokogawa Medical Systems, Ltd.), 11 April, 1991 (11.04.91), Full text; all drawings (Family: none)	1-16
Y	JP 2000-115258 A (NEC IC Miconsystem Kabushiki Kaisha), 21 April, 2000 (21.04.00), Full text; particularly, description in Par. Nos. [0002], [0003]; all drawings (Family: none)	1-16

A. 発明の属する分野の分類 (国際特許分類 (IPC)) Int. Cl. ⁷ G06F 3/06, G06F 13/38 G06K 17/00, G06K 19/00			
B. 調査を行った分野 調査を行った最小限資料 (国際特許分類 (IPC)) Int. Cl. ⁷ G06F 3/06-3/08, G06F 13/38-13/42 G06K 17/00, G06K 19/00-19/10 H04L 13/00-13/18			
最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 日本国公開実用新案公報 1971-2005年 日本国登録実用新案公報 1994-2005年 日本国実用新案登録公報 1996-2005年			
国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)			
C. 関連すると認められる文献			
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号	
Y	JP 2003-345674 A (松下電器産業株式会社) 2003. 12. 05, 【0028】、【0030】、【図1】、 【図2】、(ファミリーなし)	1-16	
Y	JP 2002-342256 A (株式会社日立製作所) 2002. 11. 29, 全文, 全図, & WO 2002-933 90 A1 & US 2004-0122984 A1	1-16	
Y	JP 61-228549 A (株式会社リコー) 1986. 10. 11, 全文, 【図7】、(ファミリーなし)	1-16	
<input checked="" type="checkbox"/> C欄の続きにも文献が列挙されている。 <input type="checkbox"/> パテントファミリーに関する別紙を参照。			
* 引用文献のカテゴリー 「A」 特に関連のある文献ではなく、一般的技術水準を示すもの 「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す) 「O」 口頭による開示、使用、展示等に言及する文献 「P」 国際出願日前で、かつ優先権の主張の基礎となる出願		の日の後に公表された文献 「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」 同一パテントファミリー文献	
国際調査を完了した日 25. 02. 2005		国際調査報告の発送日 15. 3. 2005	
国際調査機関の名称及びあて先 日本国特許庁 (ISA/J P) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号		特許庁審査官 (権限のある職員) 奥村 元宏	5E 9857
		電話番号 03-3581-1101 内線 3520	

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	J P 3-037540 U (横河メディカルシステム株式会社) 1991. 04. 11, 全文、全図, (ファミリーなし)	1-16
Y	J P 2000-115258 A (日本電気アイシーマイコンシ ステム株式会社), 2000. 04. 21, 全文 (特に、【000 2】、【0003】の記載参照), 全図, (ファミリーなし)	1-16